

Lundi 29 janvier 2018

13h	Accueil / Café	Salle 11A3	1
13h30	Introduction		2
14h	Défis Electronique TF Sensibilités attendues (E/S) Mesure / Caractérisation	Amphithéâtre Jean Prouvé	3
15h30	Asservissements (pour une horlogerie au Maximum de ses capacités)		4
17h			
19h30	Resto		
22h			

Mardi 30 janvier 2018

8h30	Accueil / Café		Salle 11A3		5
9h	Acquisition / Interfaces	Génération / Transfert	11A2	11A3	6
10h30			Restitution plénière		
10h45		Restitution plénière	Amphithéâtre Jean Prouvé		8
11h	Demos / posters		11B0		9
12h	Déjeuner				10
13h30	Elec Num / FPGA		Amphithéâtre Jean Prouvé		11
15h30	Conclusion				12
16h	Demos / posters		11B0		13
17h					

Ateliers lundi 29 janvier / après-midi

Défis Electronique TF

Chairman : Guillaume De Giovanni et Pierre Yves Bourgeois

Asservissements

Chairmen : Giorgio Santarel et Gonzalo Cabodevila

Ateliers mardi 30 janvier / matin

Acquisition / Interfaces

Chairmen : Christophe Alexandre et Eric Meyer

- Sujets :**
- conditionnement du signal
 - ADC/DAC
 - interfaces SPI-I2C, CMOS, LVDS DDR, JESD204B
 - carte

Génération / Transfert

Chairmen : Gilles Boime et Yan Le Coq

- Sujets :**
- Oscillateurs Opto-Electroniques, Vincent Crozatier (Thales TRT)
 - Génération micro-onde par peigne de fréquence optique, Giorgio Santarelli (LP2N)
 - Oscillateur à Saphir Cryogénique, Benoit Dubois (ULISS/FEMTO-ST)
 - Transfert de fréquence par REFIMEVE+, Cédric Majek (Muquans)
 - Transfert de temps par White-Rabbit, Florian Frank (SYRTE)

Ateliers mardi 30 janvier / après-midi

Électronique numérique / FPGA

Chairmen : Michel Lours, Gwenhael Goavec et Christophe Alexandre

- Sujets :**
- état de l'art "technologique"
 - domaines d'application (Elec num classique, Soc hard ou soft, traitement du signal, commutation liaisons série rapides, ...)
 - outils logiciels / cartes de développement
 - point sur l'assemblage (Graphique/TCL/A la main)
 - Feedback des intervenants sur les choix hardware et d'environnement mis en oeuvre dans leurs labo/entreprise.